

HK1265 使用说明书

一、引脚排列

PIN 排列			PIN 描述	
A17	1	32	Vcc	A0-A17 -Address input
A1	2	31	A15	CE -Chip Enable (Low Enable)
A1	3	30	NC	GND -Ground
A1	4	29	WE	DQ0- -Data In/Out
A	5	28	A13	Vcc -Power(+5V)
A	6	27	A8	WE -WriteEnable (LowEnable)
A	7	26	A9	OE -OutputEnable(LowEnable)
A	8	25	A11	NC -No Connect
A	9	24	OE	
A	10	23	A10	
A	11	22	CE	
A	12	21	DQ7	
DQ	13	20	DQ6	
DQ	14	19	DQ5	
DQ	15	18	DQ4	
GN	16	17	DQ3	

二、读取模式

HK1265 在 WE (写使能) 被禁止 (high) 且 CE (片选) 被选中 (Low) 并且 OE (读信号) 被使能 (Low) 执行一次读循环。18 个地址输入线 (A₀-A₁₇) 指定的唯一的地址定义将要被访问。最后输入信号稳定后，8 位数据输出驱动器将在 t_{ACC} 时序内得到有效数据。

三、写模式

地址输入稳定后，HK1265 在 WE 和 CE 信号处于激活 (低电平) 状态为写模式。最后出现的 CE 或 WE 下降沿将决定写循环的开始，写循环终止于 CE 或 WE 前边的上升边沿。在写循环内所有地址输入必须保持有效。在下一个循环能被初始化前，WE 写信号必须将高电平保持最少记录时间 (t_{WR})。写循环期间 OE 控制信号应当保持失效 (高电平)，避免总线冲突，如果输出总线已经有效 (CE 和 OE 激活)，则写信号可以在 t_{ODW} 时序内从下降边沿开始禁止输出。

四、数据保存模式

HK1265 为 Vcc 提供全部功能，当 Vcc 大于 4.5 伏或 4.75 伏，写保护为 4.35 伏或 4.75 伏。当 Vcc 掉电时保存数据，没有任何附加支持电路的需要。HK1265 通常监视 Vcc。如果电源电压降低，RAM 自动写保护其本身。所有对 RAM 的输入变为“不接收”，所有输出为高电阻。当 Vcc 降低到大约 3.0 伏时，电源转换电路将用锂电池向 RAM 供电保存数据。电压升高时，当 Vcc 升高到大约 3.0 伏时，电压转换电路将外部 Vcc 与 RAM 连接。正常 RAM 操作在 Vcc 超过 4.5 伏或 4.75 伏后能够重新开始。

五、出厂状态及运输

HK1265 从半导体出厂均保证满电量。运输及使用中的重力加速度不应超出 1.5G 否则影响寿命。

六、验收及服务

本产品验收期为1个月即自客户得到本产品后对以下各项性能指标进行验收，如果异议应在1个月内提出更换或退货。质量保证期即服务期为一年，如产品在一年内非使用问题而产生的产品质量问题并且未经使用损坏的经我公司检验认可可以给予更换。我公司拥有对以上条款的最终解释权。

七、各项指标

① 最大范围

各脚对地电压	-0.3~5.0V
储存温度	-40℃~70℃
焊接温度	200℃不能超过 5 秒
操作温度	0℃~55℃ 准工业级 0℃~70℃ 工业级-40℃~70℃

注：长期暴露在工作在以上最大范围下将影响使用周期

②推荐操作条件 (0℃to70℃)

PARAMETER	SYMBOL	MIN	TYP	MAX	UNITS
Power Supply Voltage (HK1265)	VCC	4.5	5.0	5.5	V
Power Supply Voltage (HK1265N)	VCC	4.75	5.0	5.25	V
Logic 1	VIH	2.2	—	Vcc	V

③直流特性 (0℃to70℃;Vcc=5V±10%)

PARAMETER	SYMBOL	MIN	TYP	MAX	UNITS
Input Leakage Current	I IL	-5.0	—	+5.0	m
I/O Leakage Current CE≥VIH≤VCC	I IO	-5.0	—	+5.0	m
Output Current @2.4V	I OH	-1.0	—	—	m
Output current @0.4V	I OL	2.0	—	—	m
Standby Current CE=2.4V, CE2=0V	I CCS1	—	5.0	10.0	m
Standby Current CE=Vcc-0.5V, CE2=0V	I CCS2	—	3.0	5.0	m
Operating Current	I CCO1	—	5	45	m
Write Protection Voltage (HK1265)	V TP	4.25	4.37	4.5	V
Write Protection Voltage (HK1265N)	V TP	4.5	4.75	4.85	V

④读写电特性 (0℃to70℃;Vcc=5V±10%)

PARAMETER	SYM	HK1265-70		HK1265-85		HK1265-100		UNITS	NOTE S
		MIN	MAX	MIN	MAX	MIN	MAX		
Read Cycle Time	tRC	70	—	85	—	100	—	ns	—
Access Time	tACC	—	70	—	85	—	100	ns	—
OE to Output Valid	tOE	—	35	—	45	—	50	ns	—
OE to Output Valid	tCO	—	70	—	85	—	100	ns	—
OE or CE Output Active	tCOE	5	—	5	—	5	—	ns	5
Output High Z from Dissection	tOD	—	25	—	30	—	35	ns	5
Output Hold from dress Change	tOH	5	—	5	—	5	—	ns	—
Write Cycle Time	tWC	70	—	85	—	100	—	ns	—
Write Pulse Width	tWP	55	—	65	—	75	—	ns	3
Address Setup Time	tAW	0	—	0	—	0	—	ns	—
Write Recovery Time	tWR1	5	—	5	—	5	—	ns	
	tWR2	15	—	15	—	15	—		
Output High Z from WE	tODW	—	25	—	30	—	35	ns	5
Output Active from WE	tOEWE	5	—	5	—	5	—	ns	5
Data Setup Time	tDS	30	—	35	—	40	—	ns	4
Data Hold Time	tDH1	0	—	0	—	0	—	ns	
	tDH2	10	—	10	—	10	—		

<http://www.BDTIC.com/NVRAM>

⑤建议电源上下电时间

SYM	PARAMETER	MIN	MAX	UNITS	NOTE
tPD	CE at VIH before Power-Down	10	—	μs	—
tF	Vcc Slew from 4.5v to 0v(CE at VIH)	300	—	μs	—
tR	Vcc Slew from 0v to 4.5v(CE at VIH)	0	20	μs	—
tREC	CE WE at VIH after Power-Up	20	125	m	—

(T_A=25°C)

SYM	PARAMETER	MIN	TYP	MAX	UNITS	NOTE
tDR	Expected Data Retention Time	—	10	—	years	9,10

<http://www.BDTIC.com/NVRAM>