

# 16位至18位精密ADC

产品型号	分辨率(位)	数据总线接口	采样速率(kSPS)	通道数	电源电压范围(V)	功耗(mW)	无失码(位)	模拟输入范围(V)	基准电压(V)	DNL (LSB)	INL (LSB)	SNR (dB)	THD (dB)	封装	报价(千片订量, 美元)
AD7641	18	并行/串行	2000	1	2.5 (2.5 至 5 逻辑)	68	18	差分, ±2.5	2.5	-1/+2	±3	93	-116	48引脚 LQFP, 48引脚 LFCSP	32.95
AD7984	18	串行	1333	1	2.5 至 5 (1.8 至 5 逻辑)	10.5	18	差分, ±V <sub>REF</sub>	2.5 至 5 (外部)	-1/+1.5	±2.25	98.5	-110.5	10引脚 MSOP, 10引脚 LFCSP	27.95
AD7643	18	并行/串行	1250	1	2.5 (2.5 至 5 逻辑)	52	18	差分, ±2.5	2.5	-1/+2	±3	93	-116	48引脚 LQFP, 48引脚 LFCSP	29.95
AD7982	18	串行	1000	1	2.5 至 5 (1.8 至 5 逻辑)	7	18	差分, ±V <sub>REF</sub>	2.5 至 5 (外部)	-0.85/+1.5	±2	95.5	-120	10引脚 MSOP, 10引脚 LFCSP	23.00
AD7674	18	并行/串行	800	1	5 (3, 5 逻辑)	114	18	差分, ±5	5 (外部)	-1/+1.75	±2.5	101	-115	48引脚 LQFP, 48引脚 LFCSP	27.95
AD7634	18	并行/串行	670	1	±15, (3, 5 逻辑)	175	18	差分, ±5, ±10, ±20	5	-1/+2.5	±2.5	101	-112	48引脚 LQFP, 48引脚 LFCSP	31.45
AD7679	18	并行/串行	570	1	5 (3, 5 逻辑)	89	18	差分, ±5	5 (外部)	-1/+1.75	±2.5	101	-115	48引脚 LQFP, 48引脚 LFCSP	25.60
AD7690	18	串行	400	1	5 (1.8 至 5 逻辑)	17	18	差分, ±V <sub>REF</sub>	0.5 至 5 (外部)	-1/+1.25	±1.5	101	-125	10引脚 MSOP, 10引脚 LFCSP	19.50
AD7631	18	并行/串行	250	1	±15, (3, 5 逻辑)	73	18	差分, ±5, ±10, ±20	5	-1/+2.5	±2.5	101	-112	48引脚 LQFP, 48引脚 LFCSP	29.45
AD7691	18	串行	250	1	2.7 至 5 (1.8 至 5 逻辑)	5	18	差分, ±V <sub>REF</sub>	0.5 至 5 (外部)	-1/+1.25	±1.5	101	-118	10引脚 MSOP, 10引脚 LFCSP	14.50
AD7678	18	并行/串行	100	1	5 (3, 5 逻辑)	18	18	差分, ±5	5 (外部)	-1/+1.75	±2.5	101	-115	48引脚 LQFP, 48引脚 LFCSP	19.20
AD7621	16	并行/串行	3000	1	2.5 (2.5 至 5 逻辑)	65	16	差分, ±2.5	2.5	-1/+2	±2	90	-102	48引脚 LQFP, 48引脚 LFCSP	29.95
AD7622	16	并行/串行	2000	1	2.5 (2.5 至 5 逻辑)	65	16	差分, ±2.5	2.5	-1/+1.25	±1.5	88	-100	48引脚 LQFP, 48引脚 LFCSP	26.95
AD7983	16	串行	1333	1	2.5 至 5 (1.8 至 5 逻辑)	10.5	16	差分, ±V <sub>REF</sub>	2.5 至 5 (外部)	±0.9	±1.0	92	-115	10引脚 MSOP, 10引脚 LFCSP	24.95
AD7623	16	并行/串行	1333	1	2.5 (2.5 至 5 逻辑)	45	16	差分, ±2.5	2.5	-1/+2	±2	90	-97	48引脚 LQFP, 48引脚 LFCSP	24.95
AD7980	16	串行	1000	1	2.5 至 5 (1.8 至 5 逻辑)	7	16	差分, ±V <sub>REF</sub>	2.5 至 5 (外部)	-1/+2, ±0.9	±2.5, ±1.25	90	-114	10引脚 MSOP, 10引脚 LFCSP	11.95/15.95
AD7653	16	并行/串行	1000	1	5 (3, 5 逻辑)	128	15	2.5	2.5		±6	86	-98	48引脚 LQFP, 48引脚 LFCSP	11.50
AD7667	16	并行/串行	1000	1	5 (3, 5 逻辑)	130	16	2.5	2.5		±2.5	89	-104	48引脚 LQFP, 48引脚 LFCSP	23.50
AD7671	16	并行/串行	1000	1	5 (3, 5 逻辑)	112	16	2.5, 5, 10, ±2.5, ±5, ±10	2.5 (外部)		±2.5	90	-100	48引脚 LQFP, 48引脚 LFCSP	21.95
AD7677	16	并行/串行	1000	1	5 (3, 5 逻辑)	115	16	差分, ±2.5	2.5 (外部)	±1	±1	94	-110	48引脚 LQFP, 48引脚 LFCSP	32.95
AD7612	16	并行/串行	750	1	±15, (3, 5 逻辑)	190	16	5, 10, ±5, ±10	5	-1/+1.5	±1.5	94	-107	48引脚 LQFP, 48引脚 LFCSP	29.45
AD7650	16	并行/串行	570	1	5 (3, 5 逻辑)	115	15	2.5	2.5 (外部)		±6	86	-98	48引脚 LQFP, 48引脚 LFCSP	7.50
AD7664	16	并行/串行	570	1	5 (3, 5 逻辑)	115	16	2.5	2.5 (外部)	-1/+1.5	±2.5	90	-100	48引脚 LQFP, 48引脚 LFCSP	18.65
AD7665	16	并行/串行	570	1	5 (3, 5 逻辑)	107	16	2.5, 5, 10, ±2.5, ±5, ±10	2.5 (外部)		±2.5	90	-100	48引脚 LQFP, 48引脚 LFCSP	19.00
AD7654	16	并行/串行	500	4 (2 sim. samp.)	5 (3, 5 逻辑)	120	16	5	2.5 (外部)		±3.5	90	-100	48引脚 LQFP, 48引脚 LFCSP	15.42
AD7655	16	并行/串行	500	4 (2 sim. samp.)	5 (3, 5 逻辑)	120	15	5	2.5 (外部)		±6	86	-96	48引脚 LQFP, 48引脚 LFCSP	9.45
AD7652	16	并行/串行	500	1	5 (3, 5 逻辑)	65	15	2.5	2.5		±6	86	-98	48引脚 LQFP, 48引脚 LFCSP	9.45
AD7666	16	并行/串行	500	1	5 (3, 5 逻辑)	66	16	2.5	2.5		±2.5	89	-104	48引脚 LQFP, 48引脚 LFCSP	18.00
AD7676	16	并行/串行	500	1	5 (3, 5 逻辑)	67	16	差分, ±2.5	2.5 (外部)		±1	94	-110	48引脚 LQFP, 48引脚 LFCSP	24.95
AD7686	16	串行	500	1	5 (1.8 至 5 逻辑)	15	16	V <sub>REF</sub>	0.5 至 5 (外部)	-1/+1.5	±2	92	-110	10引脚 MSOP, 10引脚 LFCSP	12.00
AD7688	16	串行	500	1	5 (1.8 至 5 逻辑)	12.5	16	差分, ±V <sub>REF</sub>	0.5 至 5 (外部)	±1	±1.5	95	-118	10引脚 MSOP, 10引脚 LFCSP	14.95
AD7693	16	串行	500	1	5 (1.8 至 5 逻辑)	18	16	差分, ±V <sub>REF</sub>	0.5 至 5 (外部)	±0.5	±0.5	96	-120	10引脚 MSOP, 10引脚 LFCSP	18.00
AD7699	16	串行	500	8	5 (1.8 至 5 逻辑)	30	16	V <sub>REF</sub>	2.5/4.1	-1, +1.5	±3	93	-105	20引脚 LFCSP	7.99
AD7610	16	并行/串行	250	1	±15, (3, 5 逻辑)	70	16	5, 10, ±5, ±10	5	-1/+1.5	±1.5	94	-107	48引脚 LQFP, 48引脚 LFCSP	12.90
AD7656	16	并行/串行	250	6 (6 sim. samp.)	±12 (3, 5 逻辑)	140 最大值	15	±5, ±10	2.5		±3	86.5	-100	64引脚 LQFP	17.00
AD7682	16	串行	250	4	2.7 至 5 (1.8 至 5 逻辑)	15	16	V <sub>REF</sub>	2.5/4.1	-1, +1.5	±3	93	-105	20引脚 LFCSP	4.80
AD7689	16	串行	250	8	2.7 至 5 (1.8 至 5 逻辑)	15	16	V <sub>REF</sub>	2.5/4.1	-1, +1.5	±3	93	-105	20引脚 LFCSP	6.99
AD7663	16	并行/串行	250	1	5 (3, 5 逻辑)	35	16	2.5, 5, 10, ±2.5, ±5, ±10	2.5 (外部)		±3	90	-100	48引脚 LQFP, 48引脚 LFCSP	12.00
AD7685	16	串行	250	1	2.7 至 5 (1.8 至 5 逻辑)	10	16	V <sub>REF</sub>	0.5 至 5 (外部)	-1/+1.5	±2	93	-110	10引脚 MSOP, 10引脚 LFCSP	8.00
AD7687	16	串行	250	1	2.7 至 5 (1.8 至 5 逻辑)	12.5	16	差分, ±V <sub>REF</sub>	0.5 至 5 (外部)	±1	±1.5	95	-118	10引脚 MSOP, 10引脚 LFCSP	8.95
AD7694	16	串行	250	1	2.7 至 5	1.5	16	V <sub>REF</sub>	0.5 至 5 (外部)		±4	92	-106	8引脚 MSOP	6.00
AD974	16	串行	200	4	5	120	15, 16	4, 5, ±10	2.5	-2/+3, -1/+1.5	±3, ±2	83, 85	-90/-96	28引脚 SSOP	30.99
AD976A	16	并行	200	1	5	200	15, 16	±10	2.5	-2/+3, -1/+1.5, 2典型值	±3, ±2, 3典型值	83, 85	-90/-96	28引脚 SSOP, 28引脚 PDIP	30.59
AD977A	16	串行	200	1	5	200	15, 16	4, 5, 10, ±3.3, ±5, ±10	2.5	-2/+3, -1/+1.5, 2典型值	±3, ±2, 3典型值	83, 85	-90/-96	28引脚 SSOP	30.59
AD7651	16	并行/串行	100	1	5 (3, 5 逻辑)	16	15	2.5	2.5		±6	86	-98	48引脚 LQFP, 48引脚 LFCSP	7.45
AD7660	16	并行/串行	100	1	5 (3, 5 逻辑)	21	16	2.5	2.5 (外部)	-1/+1.75	±3	90	-100	48引脚 LQFP, 48引脚 LFCSP	7.91
AD7661	16	并行/串行	100	1	5 (3, 5 逻辑)	15	16	2.5	2.5		±2.5	89	-104	48引脚 LQFP, 48引脚 LFCSP	8.95
AD7675	16	并行/串行	100	1	5 (3, 5 逻辑)	15	16	差分, ±2.5	2.5 (外部)		±1.5	94	-110	48引脚 LQFP, 48引脚 LFCSP	12.00
AD7680	16	串行	100	1	3 至 5	9	15 @ 5V, 16 @ 3V	5	5 (外部)	-0.9, +2.5 @ 3V, ±2.5 @ 5V	±4	85 @ 3V, 84 @ 5V	-95	6引脚 SOT-23	6.00
AD7683	16	串行	100	1	2.7 至 5	1.5	16	V <sub>REF</sub>	0.5 至 5 (外部)		±3	91	-106	8引脚 MSOP	6.50
AD7684	16	串行	100	1	2.7 至 5	1.5	16	差分, ±V <sub>REF</sub>	0.5 至 5 (外部)		±3	91	-106	8引脚 MSOP	6.50

## 24位过采样ADC

产品型号	分辨率(位)	动态范围(dB)	最大数据速率/SNR(典型值)	最小数据速率/SNR(典型值)	可编程过采样速率	INL误差典型值(ppm)	接口	封装	低功耗模式(mW)	报价(千片订量, 美元)
AD7760	24	120	2.5 MHz/100 dB	78 kHz/112 dB	8× 至 256×	8	并行	64引脚 TQFP	661	34.95
AD7762	24	120	625 kHz/107 dB	78 kHz/112 dB	32× 至 256×	8	并行	64引脚 TQFP	661	17.95
AD7763	24	120	625 kHz/107 dB	78 kHz/112 dB	32× 至 256×	8	串行	64引脚 TQFP	651	17.95
AD7764	24	115	312 kHz/104 dB	78 kHz/109 dB	64×, 128×, 256×	14	串行	28引脚 TSSOP	160	13.95
AD7765	24	115	156 kHz/107 dB	78 kHz/109 dB	128×, 256×	14	串行	28引脚 TSSOP	160	8.95
AD7766	24	109.5	128 kHz/108.5 dB		8×	6	串行	16引脚 TSSOP	15	5.95
AD7766-1	24	112.5	64 kHz/111.5 dB		16×	6	串行	16引脚 TSSOP	10.5	5.95
AD7766-2	24	115.5	32 kHz/113.5 dB		32×	6	串行	16引脚 TSSOP	8.5	5.95
AD7767	24	109.5	128 kHz/108.5 dB		8×	3	串行	16引脚 TSSOP	15	8.50
AD7767-1	24	112.5	64 kHz/111.5 dB		16×	3	串行	16引脚 TSSOP	10.5	8.50
AD7767-2	24	115.5	32 kHz/113.5 dB		32×	3	串行	16引脚 TSSOP	8.5	8.50

## 精密Σ-Δ型ADC

产品型号	分辨率(位)	AIN通道	最小输入范围(V)	最大输入范围(V)	峰-峰值(p-p)分辨率(最大输入范围)		电源电流典型值(mA)	片内PGA	片内AIN缓冲	片内电流源	特性	报价(千片订量, 美元)
					分辨率(峰峰值)(位)	对应数据速率(Hz)						
AD7701	16	1		$\pm V_{REF}$	16	4000	5				更新速率为4 kHz, 带宽为10 Hz	14.59
AD7715	16	1	$\pm V_{REF}/128$	$\pm V_{REF}$	16	60	0.55	•	•			5.65
AD7788	16	1		$\pm V_{REF}$	16	16.6	0.07				低功耗	1.99
AD7790	16	1	$\pm V_{REF}/8$	$\pm V_{REF}$	16	16.6	0.13		•		低功耗	2.95
AD7796	16	1		$\pm V_{REF}/128$	15.5	16.6	0.25	•	•		低功耗、低噪声	2.75
AD7705	16	2	$\pm V_{REF}/128$	$\pm V_{REF}$	16	60	0.5	•	•			4.12
AD7706	16	3	$\pm V_{REF}/128$	$\pm V_{REF}$	16	60	0.5	•	•			4.12
AD7707	16	3	$\pm V_{REF}/128$	$\pm 4V_{REF}$	16	60	0.5	•	•			4.46
AD7792	16	3	$\pm V_{REF}/128$	$\pm V_{REF}$	16	16.6	0.4	•	•	•	低功耗、低噪声	3.99
AD7798	16	3	$\pm V_{REF}/128$	$\pm V_{REF}$	16	16.6	0.3	•	•		低功耗、低噪声	3.80
AD7709	16	4	$\pm 1.024V_{REF}/128$	$\pm 1.024V_{REF}$	16	20	1.25	•	•	•		3.89
AD7795	16	6	$\pm V_{REF}/128$	$\pm V_{REF}$	16	16.6	0.4	•	•	•	低功耗、低噪声	4.40
AD7708	16	10	$\pm 1.024V_{REF}/128$	$\pm 1.024V_{REF}$	16	20	1.3	•	•			3.98
AD7703	20	1		$\pm V_{REF}$	17	4000	5				更新速率为4 kHz, 带宽为10 Hz	17.33
AD7785	20	3	$\pm V_{REF}/128$	$\pm V_{REF}$	18.6	16.6	0.4	•	•	•	低功耗、低噪声	4.20
AD7783	24	1	$\pm 1.024V_{REF}/16$	$\pm 1.024V_{REF}$	18.5	20	1.3	•	•	•	只读	4.25
AD7789	24	1		$\pm V_{REF}$	19	16.6	0.07				低功耗	2.95
AD7791	24	1		$\pm V_{REF}$	19	16.6	0.13		•		低功耗	3.83
AD7797	24	1		$\pm V_{REF}/128$	15.5	16.6	0.25	•	•		低功耗、低噪声	3.35
AD7710	24	2	$\pm V_{REF}/128$	$\pm V_{REF}$	17.5	60	5	•		•		16.69
AD7711	24	2	$\pm V_{REF}/128$	$\pm V_{REF}$	17.5	60	5	•		•	双电源	17.68
AD7711A	24	2	$\pm V_{REF}/128$	$\pm V_{REF}$	17.5	60	5	•	•	•	单电源	17.68
AD7712	24	2	$\pm V_{REF}/128$	$\pm V_{REF}$	17.5	60	5	•				15.25
AD7730	24	2	$\pm 1.024V_{REF}/256$	$\pm 1.024V_{REF}/32$	17	200	13	•	•		电子秤	9.86
AD7730L	24	2	$\pm 1.024V_{REF}/256$	$\pm 1.024V_{REF}/32$	17	200	13	•	•		电子秤	8.12
AD7732	24	2	$\pm 2V_{REF}$	$\pm 4V_{REF}$	16	2000	14.5	•	•		快速通道切换	8.50
AD7782	24	2	$\pm 1.024V_{REF}/16$	$\pm 1.024V_{REF}$	18.5	20	1.3	•	•		只读	4.25
AD7787	24	2		$\pm V_{REF}$	19	16.6	0.13		•		低功耗	3.95
AD7713	24	3	$\pm V_{REF}/128$	$\pm V_{REF}$	16	20	1.1	•		•		18.66
AD7793	24	3	$\pm V_{REF}/128$	$\pm V_{REF}$	18.6	16.6	0.4	•	•	•	低功耗、低噪声	5.10
AD7799	24	3	$\pm V_{REF}/128$	$\pm V_{REF}$	18.6	16.6	0.38	•	•		低功耗、低噪声	4.35
AD7734	24	4	$\pm 2V_{REF}$	$\pm 4V_{REF}$	16	2000	14.5	•	•		快速通道切换	8.50
AD7714	24	5	$\pm V_{REF}/128$	$\pm V_{REF}$	17.5	60	0.55	•	•			8.28
AD7719	24	5	$\pm 1.024V_{REF}/128$	$\pm 1.024V_{REF}$	18.5	20	1.5	•	•	•	双ADC	8.76
AD7731	24	5	$\pm 1.024V_{REF}/128$	$\pm 1.024V_{REF}/2$	17	800	13.5	•	•			9.86
AD7794	24	6	$\pm V_{REF}/128$	$\pm V_{REF}$	18.6	16.6	0.4	•	•	•	低功耗、低噪声	5.80
AD7738	24	8	$\pm V_{REF}/4$	$\pm V_{REF}$	16	8500	14.5	•	•		快速通道切换	7.77
AD7739	24	8	$\pm V_{REF}/4$	$\pm V_{REF}$	16	4000	14.5	•	•		快速通道切换	7.65
AD7718	24	10	$\pm 1.024V_{REF}/128$	$\pm 1.024V_{REF}$	18.5	20	1.3	•	•			5.24
<b>隔离式Σ-ΔADC</b>												
AD7400	16	1	$\pm 0.2$	$\pm 0.32$	16	10,000	6	•	•	•	隔离式Σ-Δ	4.00
AD7401	16	1	$\pm 0.2$	$\pm 0.32$	16	20,000	6	•	•	•	隔离式Σ-Δ、外部时钟	4.00

# 8位至14位精密ADC

产品型号	分辨率(位)	数据总线接口	采样速率(kSPS)	通道数	电源电压范围(V)	功耗(mW)	省电模式	模拟输入范围(V)	基准电压(V)	封装	特性	报价(千片订量, 美元)
<b>单通道、真差分 and 伪差分ADC</b>												
AD7946	14	串行	500	1	5 (1.8 至 5逻辑)	3.3	•	0 至 $V_{REF}$	0.5 至 5(外部)	10引脚 MSOP, 10引脚 LFCSP	14位、无失码、 $\pm 1$ LSB INL、85 dB SNR	7.37
AD7942	14	串行	250	1	2.7 至 5 (1.8 至 5逻辑)	1.5	•	0 至 $V_{REF}$	0.5 至 5(外部)	10引脚 MSOP, 10引脚 LFCSP	14位、无失码、 $\pm 1$ LSB INL、85 dB SNR	4.75
AD7949	14	串行	250	8	2.7 至 5 (1.8 至 5逻辑)	15	•	0 至 $V_{REF}$	2.5/4.1	20引脚 LFCSP	14位、无失码、 $\pm 1$ LSB INL、85 dB SNR	3.99
AD7450A	12	串行	1000	1	2.7 至 5.25	4(最大值)	•	$2 \times V_{REF}$	2.5(外部)	8引脚 SOT-23, 8引脚 MSOP	差分输入、1 MSPS、12位ADC	4.30
AD7451	12	串行	1000	1	2.7 至 5.25	4(最大值)	•	$V_{REF}$	2.5(外部)	8引脚 SOT-23, 8引脚 MSOP	伪差分、1 MSPS、12位ADC	4.25
AD7452	12	串行	555	1	2.7 至 5.25	3.3(最大值)	•	$2 \times V_{REF}$	2.5(外部)	8引脚 SOT-23	差分输入、555 kSPS、12位ADC	2.95
AD7453	12	串行	555	1	2.7 至 5.25	3.3(最大值)	•	$V_{REF}$	2.5(外部)	8引脚 SOT-23	伪差分输入、555 kSPS、12位ADC	2.95
AD7457	12	串行	100	1	2.7 至 5.25	0.9(最大值)	•	$V_{REF}$	2.5(外部)	8引脚 SOT-23	伪差分、100 kSPS、12位ADC	2.05
AD7440	10	串行	1000	1	2.7 至 5.25	4(最大值)	•	$2 \times V_{REF}$	2.5(外部)	8引脚 SOT-23, 8引脚 MSOP	差分输入、1 MSPS、10位ADC	2.50
<b>单端SAR</b>												
AD7485	14	串行	1000	1	4.75 至 5.25	80(最大值)	•	0 至 2.5	2.5(外部/内部)	48引脚 LQFP	12位、1 MSPS、串行ADC	9.00
AD7940	14	串行	100	1	2.5 至 5.5	5.2(最大值)	•	0 至 $V_{DD}$	$V_{DD}$	6引脚 SOT-23, 8引脚 MSOP	14位、串行、100 kSPS SAR ADC	4.10
AD7274	12	串行	3000	1	2.35 至 3.6	11.4	•	0 至 $V_{REF}$	1.2 V 至 $V_{DD}$ (外部)	8引脚 TSOT, 8引脚 MSOP	2位、3 MSPS SAR ADC, 具有外部 $V_{REF}$	6.50
AD7276	12	串行	3000	1	2.35 至 3.6	12.6	•	0 至 $V_{DD}$	$V_{DD}$	6引脚 TSOT, 8引脚 MSOP	12位、3 MSPS SAR ADC	6.25
AD7472	12	并行	1500	1	2.7 至 5.25	4.5(最大值)	•	0 至 $V_{REFIN}$	2.5(外部)	24引脚 SOIC, 24引脚 TSSOP	1.5 MSPS、4.5 mW、12位并行ADC	6.25
AD7492	12	并行	1250	1	2.7 至 5.25	13.75	•	0 至 2.5	2.5(内部)	24引脚 TSSOP, 24引脚 SOIC	1.25 MSPS、16 mW、带内部基准电压源和时钟、12位并行ADC	6.89
AD7475	12	串行	1000	1	2.7 至 5.25	4.5(最大值)	•	0 至 $V_{REFIN}$	2.5(外部)	8引脚 MSOP, 8引脚 SOIC	低功耗、1 MSPS、12位ADC	4.25
AD7476A	12	串行	1000	1	2.35 至 5.25	3.6	•	0 至 $V_{DD}$	$V_{DD}$	6引脚 SC70, 8引脚 MSOP	2.35 V 至 5.25 V、1 MSPS、12位ADC	4.00
AD7495	12	串行	1000	1	2.7 至 5.25	6(最大值)	•	0 至 2.5	2.5(内部)	8引脚 MSOP, 8引脚 SOIC	低功耗、1 MSPS、12位ADC, 具有内部 $V_{REF}$	5.19
AD7920	12	串行	250	1	2.35 至 5.25	3.6	•	0 至 $V_{DD}$	$V_{DD}$	6引脚 SC70, 8引脚 MSOP	低功耗、250 kSPS、12位ADC	2.05
AD7466	12	串行	200	1	1.6 至 3.6	0.3(最大值)	•	0 至 $V_{DD}$	$V_{DD}$	6引脚 SOT-23, 8引脚 MSOP	1.6 V、低功耗、12位ADC	2.35
AD7273	10	串行	3000	1	2.35 至 3.6	9.6	•	0 至 $V_{REF}$	1.2 至 $V_{DD}$ (外部)	8引脚 TSOT, 8引脚 MSOP	10位、3 MSPS SAR ADC, 具有外部 $V_{REF}$	3.75
AD7277	10	串行	3000	1	2.35 至 3.6	10.5	•	0 至 $V_{DD}$	$V_{DD}$	6引脚 TSOT, 8引脚 MSOP	10位、3 MSPS SAR ADC	3.60
AD7470	10	并行	1750	1	2.7 至 5.25	4.5(最大值)	•	0 至 $V_{REFIN}$	2.5(外部)	24引脚 SOIC, 24引脚 TSSOP	1.75 MSPS、4.5 mW、10位并行ADC	3.00
AD7477A	10	串行	1000	1	2.35 至 5.25	3.6	•	0 至 $V_{DD}$	$V_{DD}$	6引脚 SC70, 8引脚 MSOP	2.35 V 至 5.25 V、1 MSPS、10位ADC	2.50
AD7910	10	串行	250	1	2.35 至 5.25	3.6	•	0 至 $V_{DD}$	$V_{DD}$	6引脚 SC70, 8引脚 MSOP	低功耗、250 kSPS、10位ADC	1.75
AD7467	10	串行	275	1	1.6 至 3.6	0.25(最大值)	•	0 至 $V_{DD}$	$V_{DD}$	6引脚 SOT-23, 8引脚 MSOP	1.6 V、低功耗、10位ADC	1.90
AD7278	8	串行	3000	1	2.35 至 3.6	10.5	•	0 至 $V_{DD}$	$V_{DD}$	8引脚 TSOT, 8引脚 MSOP	8位、3 MSPS SAR ADC	1.85
AD7478A	8	串行	1200	1	2.35 至 5.25	3.6	•	0 至 $V_{DD}$	$V_{DD}$	6引脚 SC70, 8引脚 MSOP	2.35 V 至 5.25 V、1.2 MSPS、8位ADC	0.95
AD7468	8	串行	320	1	1.6 至 3.6	0.2(最大值)	•	0 至 $V_{DD}$	$V_{DD}$	6引脚 SOT-23, 8引脚 MSOP	1.6 V、低功耗、8位ADC	1.15
<b>并行ADC</b>												
AD7484	14	并行	3000	1	4.75 至 5.25	90(最大值)	•	0 至 2.5	2.5(外部/内部)	48引脚 LQFP	14位、3 MSPS并行ADC	12.00
AD7482	12	并行	3000	1	4.75 至 5.25	90(最大值)	•	0 至 2.5	2.5(外部/内部)	48引脚 LQFP	12位、3 MSPS并行ADC	6.95
AD7934	12	并行	1500	4	2.7 至 5.25	6(最大值)	•	0 至 $V_{REF+}$ , 0 至 $2 \times V_{REF}$	2.5(外部/内部)	28引脚 TSSOP	内置序列器的4通道、1.5 MSPS、12位并行ADC	7.10
AD7938	12	并行	1500	8	2.7 至 5.25	6(最大值)	•	0 至 $V_{REF+}$ , 0 至 $2 \times V_{REF}$	2.5(外部/内部)	32引脚 TQFP, 32引脚 LFCSP	内置序列器的8通道、1.5 MSPS、12位并行ADC	7.35
AD7934-6	12	并行	625	4	2.7 至 5.25	3.6(最大值)	•	0 至 $V_{REF+}$ , 0 至 $2 \times V_{REF}$	2.5(外部/内部)	28引脚 TSSOP	内置序列器的4通道、625 kSPS、12位并行ADC	4.60
AD7938-6	12	并行	625	8	2.7 至 5.25	3.6(最大值)	•	0 至 $V_{REF+}$ , 0 至 $2 \times V_{REF}$	2.5(外部/内部)	32引脚 TQFP, 32引脚 LFCSP	内置序列器的8通道、625 kSPS、12位并行ADC	4.85
AD7933	10	并行	1500	4	2.7 至 5.25	6(最大值)	•	0 至 $V_{REF+}$ , 0 至 $2 \times V_{REF}$	2.5(外部/内部)	28引脚 TSSOP	内置序列器的4通道、1.5 MSPS、10位并行ADC	3.50
AD7939	10	并行	1500	8	2.7 至 5.25	6(最大值)	•	0 至 $V_{REF+}$ , 0 至 $2 \times V_{REF}$	2.5(外部/内部)	32引脚 TQFP, 32引脚 LFCSP	内置序列器的8通道、1.5 MSPS、10位并行ADC	3.75
<b>IC ADC</b>												
AD7991	12	IC	140	4	2.7 至 5.5	0.3(最大值)	•	0 至 $V_{DD}$ , 0 至 $V_{REFIN}$	1.2 至 $V_{DD}$ (外部)	8引脚 SOT	4通道、12位、IC ADC	3.18
AD7992	12	IC	188	2	2.7 至 5.5	0.495(最大值)	•	0 至 $V_{DD}$ , 0 至 $V_{REFIN}$	1.2 至 $V_{DD}$ (外部)	10引脚 MSOP	2通道、12位ADC, 内置IC兼容接口	3.00
AD7994	12	IC	188	4	2.7 至 5.5	0.495(最大值)	•	0 至 $V_{DD}$ , 0 至 $V_{REFIN}$	1.2 至 $V_{DD}$ (外部)	16引脚 TSSOP	4通道、12位ADC, 内置IC兼容接口	3.50
AD7998	12	IC	188	8	2.7 至 5.5	0.495(最大值)	•	0 至 $V_{DD}$ , 0 至 $V_{REFIN}$	1.2 至 $V_{DD}$ (外部)	20引脚 TSSOP	8通道、12位ADC, 内置IC兼容接口	3.75
AD7993	10	IC	188	4	2.7 至 5.5	0.495(最大值)	•	0 至 $V_{DD}$ , 0 至 $V_{REFIN}$	1.2 至 $V_{DD}$ (外部)	16引脚 TSSOP	4通道、10位ADC, 内置IC兼容接口	1.99
AD7995	10	IC	140	4	2.7 至 5.5	0.3(最大值)	•	0 至 $V_{DD}$ , 0 至 $V_{REFIN}$	1.2 至 $V_{DD}$ (外部)	8引脚 SOT	4通道、10位、IC ADC	2.25
AD7997	10	IC	188	8	2.7 至 5.5	0.495(最大值)	•	0 至 $V_{DD}$ , 0 至 $V_{REFIN}$	1.2 至 $V_{DD}$ (外部)	20引脚 TSSOP	8通道、10位ADC, 内置IC兼容接口	2.25
AD7999	8	IC	140	4	2.7 至 5.5	0.3(最大值)	•	0 至 $V_{DD}$ , 0 至 $V_{REFIN}$	1.2 至 $V_{DD}$ (外部)	8引脚 SOT	4通道、8位、IC ADC	1.55
AD7294	12	IC	22	9	4.5 至 5.5	92(最大值)	•	0 至 $V_{REF+}$ , 0 至 $2 \times V_{REF}$	2.5	64引脚 TQFP	多通道ADC、DAC、2个电流传感器及3个温度传感器	9.71

## 8位至14位精密ADC(续)

产品型号	分辨率(位)	数据总线接口	采样速率(kSPS)	通道数	电源电压范围(V)	功耗(mW)	省电模式	模拟输入范围(V)	基准电压(V)	封装	特性	报价(千片订量, 美元)
<b>多通道串行ADC</b>												
AD7490	12	串行	1000	16	2.7 至 5.25	5.4最大值	•	0 至 REF	2.5 (外部)	28引脚 TSSOP, 32引脚 LFCSP	内置序列器的16通道、1 MSPS、12位ADC	5.95
AD7922	12	串行	1000	2	2.35 至 5.25	4.8	•	0 至 $V_{DD}$	$V_{DD}$	8引脚 TSOT, 8引脚 MSOP	12位、双通道、1 MSPS ADC	4.25
AD7924	12	串行	1000	4	2.7 至 5.25	6最大值	•	0 至 REF <sub>IN</sub>	2.5 (外部)	16引脚 TSSOP	内置序列器的4通道、1 MSPS、12位ADC	4.50
AD7928	12	串行	1000	8	2.7 至 5.25	6最大值	•	0 至 REF <sub>IN</sub>	2.5 (外部)	20引脚 TSSOP	内置序列器的8通道、1 MSPS、12位ADC	4.75
AD7921	12	串行	250	2	2.35 至 5.25	4	•	0 至 $V_{DD}$	$V_{DD}$	8引脚 TSOT, 8引脚 MSOP	12位、双通道、250 kSPS ADC	2.30
AD7923	12	串行	200	4	2.7 至 5.25	3.6最大值	•	0 至 REF <sub>IN</sub>	2.5 (外部)	16引脚 TSSOP	内置序列器的4通道、200 kSPS、12位ADC	2.55
AD7927	12	串行	200	8	2.7 至 5.25	3.6最大值	•	0 至 REF <sub>IN</sub>	2.5 (外部)	20引脚 TSSOP	内置序列器的8通道、200 kSPS、12位ADC	2.80
AD7912	10	串行	1000	2	2.35 至 5.25	4.8	•	0 至 $V_{DD}$	$V_{DD}$	8引脚 TSOT, 8引脚 MSOP	10位、双通道、1 MSPS ADC	2.75
AD7914	10	串行	1000	4	2.7 至 5.25	6最大值	•	0 至 REF <sub>IN</sub>	2.5 (外部)	16引脚 TSSOP	内置序列器的4通道、1 MSPS、10位ADC	3.00
AD7918	10	串行	1000	8	2.7 至 5.25	6最大值	•	0 至 REF <sub>IN</sub>	2.5 (外部)	20引脚 TSSOP	内置序列器的8通道、1 MSPS、10位ADC	3.25
AD7911	10	串行	250	2	2.35 至 5.25	4	•	0 至 $V_{DD}$	$V_{DD}$	8引脚 TSOT, 8引脚 MSOP	10位、双通道、250 kSPS ADC	2.00
AD7904	8	串行	1000	4	2.7 至 5.25	6最大值	•	0 至 REF <sub>IN</sub>	2.5 (外部)	16引脚 TSSOP	内置序列器的4通道、1 MSPS、8位ADC	1.55
AD7908	8	串行	1000	8	2.7 至 5.25	6最大值	•	0 至 REF <sub>IN</sub>	2.5 (外部)	20引脚 TSSOP	内置序列器的8通道、1 MSPS、8位ADC	1.85
<b>双极性、串行/并行及并行ADC</b>												
AD7367	14	串行	1000	4	±12 (3, 5逻辑)*	50	•	±10, ±5, 0 至 10	2.5 (外部/内部)	24引脚 TSSOP	iCMOS、双路、1 μs、双通道、同步采样ADC	7.55
AD7951	14	并行/串行	1000	1	±15 (3, 5逻辑)*	215	•	±10, ±5, 5, 10	5	48引脚 LQFP, 48引脚 LFCSP	14位、无失码、±1 LSB INL、84.5 dB SNR	10.99
AD7952	14	并行/串行	1000	1	±15 (3, 5逻辑)*	215	•	差分, ±5, ±10, ±20	5	48引脚 LQFP, 48引脚 LFCSP	14位、无失码、±1 LSB INL、84.5 dB SNR	10.99
AD7367-5	14	串行	500	4	±12 (3, 5逻辑)*	46	•	±10, ±5, 0 至 10	2.5 (外部/内部)	24引脚 TSSOP	iCMOS、双路、1 μs、双通道、同步采样ADC	6.55
AD7322	13	串行	1000	2	±12 (3, 5逻辑)*	21	•	±10, ±5, ±2.5, 0 至 10	2.5 (外部/内部)	14引脚 TSSOP	iCMOS、12位(带符号位)、1 MSPS、双极性、8通道ADC	4.75
AD7324	13	串行	1000	4	±12 (3, 5逻辑)*	21	•	±10, ±5, ±2.5, 0 至 10	2.5 (外部/内部)	16引脚 TSSOP	iCMOS、12位(带符号位)、1 MSPS、双极性、4通道ADC	5.75
AD7328	13	串行	1000	8	±12 (3, 5逻辑)*	21	•	±10, ±5, ±2.5, 0 至 10	2.5 (外部/内部)	20引脚 TSSOP	iCMOS、12位(带符号位)、1 MSPS、双极性、双通道ADC	6.25
AD7329	13	串行	1000	8	±12 (3, 5逻辑)*	21	•	±10, ±5, ±2.5, 0 至 10	2.5 (外部/内部)	24引脚 TSSOP	iCMOS、12位(带符号位)、1 MSPS、双极性ADC、具有多路复用输出	6.25
AD7321	13	串行	500	2	±12 (3, 5逻辑)*	17最大值	•	±10, ±5, ±2.5, 0 至 10	2.5 (外部/内部)	14引脚 TSSOP	iCMOS、12位(带符号位)、500 kSPS、双极性、8通道ADC	3.00
AD7323	13	串行	500	4	±12 (3, 5逻辑)*	17最大值	•	±10, ±5, ±2.5, 0 至 10	2.5 (外部/内部)	16引脚 TSSOP	iCMOS、12位(带符号位)、500 kSPS、双极性、4通道ADC	3.62
AD7327	13	串行	500	8	±12 (3, 5逻辑)*	17最大值	•	±10, ±5, ±2.5, 0 至 10	2.5 (外部/内部)	20引脚 TSSOP	iCMOS、12位(带符号位)、500 kSPS、双极性、双通道ADC	3.94
AD7366	12	串行	1000	4	±12 (3, 5逻辑)*	50	•	±10, ±5, 0 至 10	2.5 (外部/内部)	24引脚 TSSOP	iCMOS、双路、800 ns、双通道、同步采样ADC	6.55
AD7366-5	12	串行	500	4	±12 (3, 5逻辑)*	46	•	±10, ±5, 0 至 10	2.5 (外部/内部)	24引脚 TSSOP	iCMOS、双路、800 ns、双通道、同步采样ADC	5.55
<b>同步采样ADC</b>												
AD7357	14	串行	4250	2	2.5	35	•	± $V_{REF}/2$	2.5 (外部)/2.048 (内部)	16引脚 TSSOP	14位、同步采样、差分ADC	10.81
AD7264	14	串行	1000	2	4.75 至 5.25	120	•	$V_{CM} \pm V_{REF}/(2 \times \text{增益})$	2.5 (外部/内部)	48引脚 TQFP, 48引脚 LFCSP	集成式PGA	7.50
AD7657	14	并行/串行	250	6	±12 (3, 5逻辑)	140最大值	•	±4 × $V_{REF}$ , ±2 × $V_{REF}$	2.5 (外部/内部)	64引脚 LQFP	iCMOS、同步采样、双极性ADC	12.95
AD7866	12	串行	1000/666	双路、双通道	2.7 至 5.5	11.4最大值	•	0 至 $V_{REF}$ , 0 至 2 × $V_{REF}$	2.5 (外部/内部)	16引脚 TSSOP	双路、1 MSPS、12位、双通道SAR型ADC, 内置串行接口	6.80
AD7356	12	串行	5000	2	2.5	35	•	± $V_{REF}/2$	2.5 (外部)/2.048 (内部)	16引脚 TSSOP	12位、同步采样、5 MSPS、差分ADC	7.89
AD7352	12	串行	3000	2	2.5	24	•	± $V_{REF}/2$	2.5 (外部)/2.048 (内部)	16引脚 TSSOP	12位、同步采样、3 MSPS、差分ADC	5.50
AD7266	12	串行	2000	双路、3通道	2.7 至 5.25	30	•	0 至 $V_{REF}$ , 0 至 2 × $V_{REF}$	2.5 (外部/内部)	32引脚 TQFP, 32引脚 LFCSP	差分输入、双路、2 MSPS、12位、3通道SAR型ADC	7.55
AD7262	12	串行	1000	2	4.75 至 5.25	120	•	$V_{CM} \pm V_{REF}/(2 \times \text{增益})$	2.5 (外部/内部)	48引脚 TQFP, 48引脚 LFCSP	集成式PGA	6.50
AD7265	12	串行	1000	双路、3通道	2.7 至 5.25	10	•	0 至 $V_{REF}$ , 0 至 2 × $V_{REF}$	2.5 (外部/内部)	32引脚 TQFP, 32引脚 LFCSP	差分输入、双路、1 MSPS、12位、3通道SAR型ADC	5.75
AD7658	12	并行/串行	250	6	±12 (3, 5逻辑)	140最大值	•	±4 × $V_{REF}$ , ±2 × $V_{REF}$	2.5 (外部/内部)	64引脚 LQFP	iCMOS、同步采样、双极性ADC	10.60

\*取决于模拟输入范围